



(19)



JAPANESE PATENT OFFICE

## PATENT ABSTRACTS OF JAPAN

(11) Publication number: 20003318

(43) Date of publication of application: 30.11.2000

(51) Int. Cl. H01G 4/38  
 H01G 4/12, H01G 4/30

(21) Application number: 11138781  
 (22) Date of filing: 19.05.1999

(71) Applicant: MURATA MFG CO LTD  
 (72) Inventor: OTSUKA DAISUKE  
 ASAKURA NORIMASA  
 YONEDA YASUNOBU

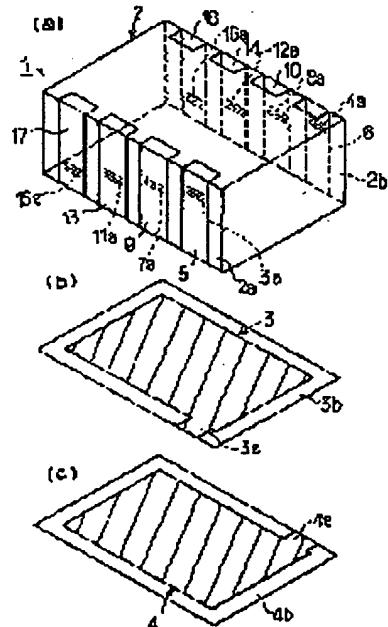
## (54) MULTILAYER CAPACITOR ARRAY

COPYRIGHT: (C)2000,JPO

## (57) Abstract:

PROBLEM TO BE SOLVED: To obtain a multilayer capacitor array whose electrostatic capacity can be increased, which can be downsized and unevenness on the top and the rear of which and displacements of lamination of internal electrodes of which are hardly produced.

SOLUTION: The multilayer capacitor array 1 has first - fourth multilayer capacitor units which are stacked in the direction of their thickness in a ceramic sintered compact 2 in such a way that the multilayer capacitor units are overlaid on one another in the direction of their thickness through ceramic layers, a plurality of internal electrodes 3 and 4 having lead parts 3a and 4a which are led out to a side 2a or 2b of the ceramic sintered compact and first and second external electrodes 5 and 6 formed on the external surface of the ceramic sintered compact 2.



BEST AVAILABLE COPY

整理番号:KIB1000030 発送番号:122690 発送日:平成17年4月5日

拒絶理由通知書 期限: 6月4日

日本受取後 貴部門でも手続期限のご確認を願います

特許出願の番号 特願2000-331879

起案日 平成17年 3月30日

特許庁審査官 川端 修 8718 3V00

特許出願人代理人 芝野 正雅 様

適用条文 第29条第2項

この出願は、次の理由によって拒絶をすべきものである。これについて意見があれば、この通知書の発送の日から60日以内に意見書を提出して下さい。

## 理由

この出願の下記の請求項に係る発明は、その出願前日本国内又は外国において頒布された下記の刊行物に記載された発明又は電気通信回線を通じて公衆に利用可能となった発明に基いて、その出願前にその発明の属する技術の分野における通常の知識を有する者が容易に発明をすることができたものであるから、特許法第29条第2項の規定により特許を受けることができない。

## 記 (引用文献等については引用文献等一覧参照)

- ・請求項 1-8
- ・引用文献番号 1、2
- ・備考 引用例1、2には、遅延したクロックを用いたチャージポンプ回路が開示されている。

## 引用文献等一覧

1. 特開平10-215563号公報
2. 特開平09-282878号公報

## 先行技術文献調査結果の記録

- ・調査した分野 IPC第7版 H02M 3/00

この先行技術文献調査結果の記録は、拒絶理由を構成するものではない。

この拒絶理由通知の内容に関するお問い合わせ、又は面接のご希望がございましたら下記までご連絡下さい。

特許審査第2部 自動制御(電動機制御) 川端 修

BEST AVAILABLE COPY